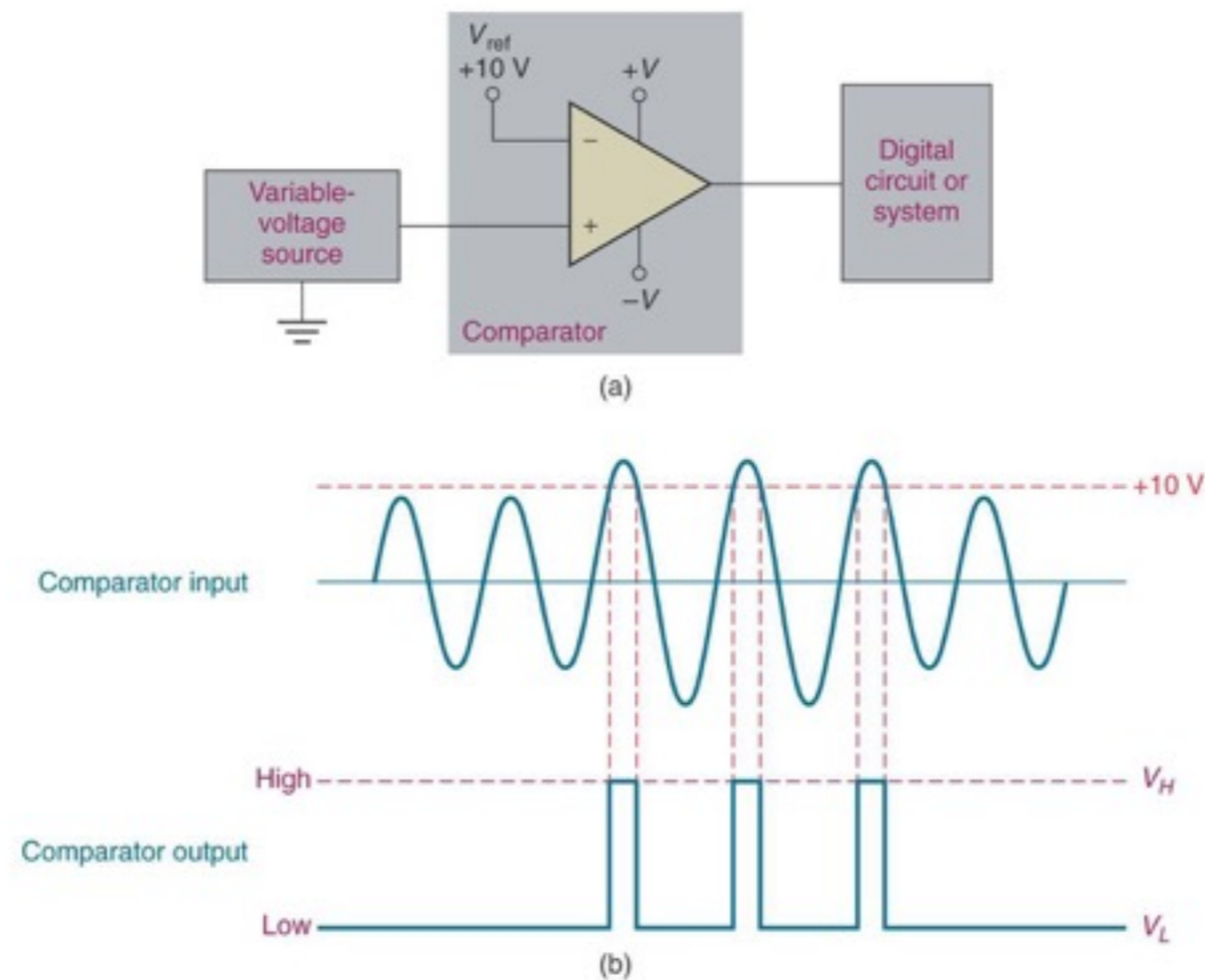


Datakonvertering

analog til digital
og
digital til analog

Komparator

Signalspenningene ut fra en "sensor" kan variere sterkt. Hvis vi bare ønsker informasjon om når signal-nivået overstiger en bestemt terskelverdi bruker vi en komparator. Vi sammenlikner signalspenningen med en gitt referanseverdi. Signalnivået ut fra komparatoren vil være "0" eller "1"

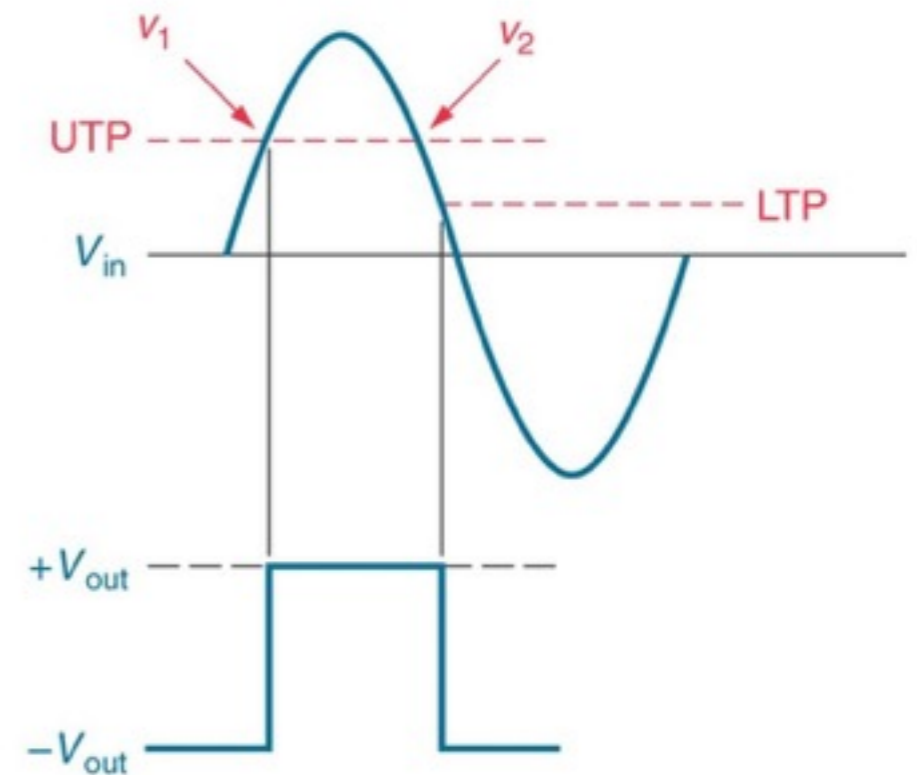
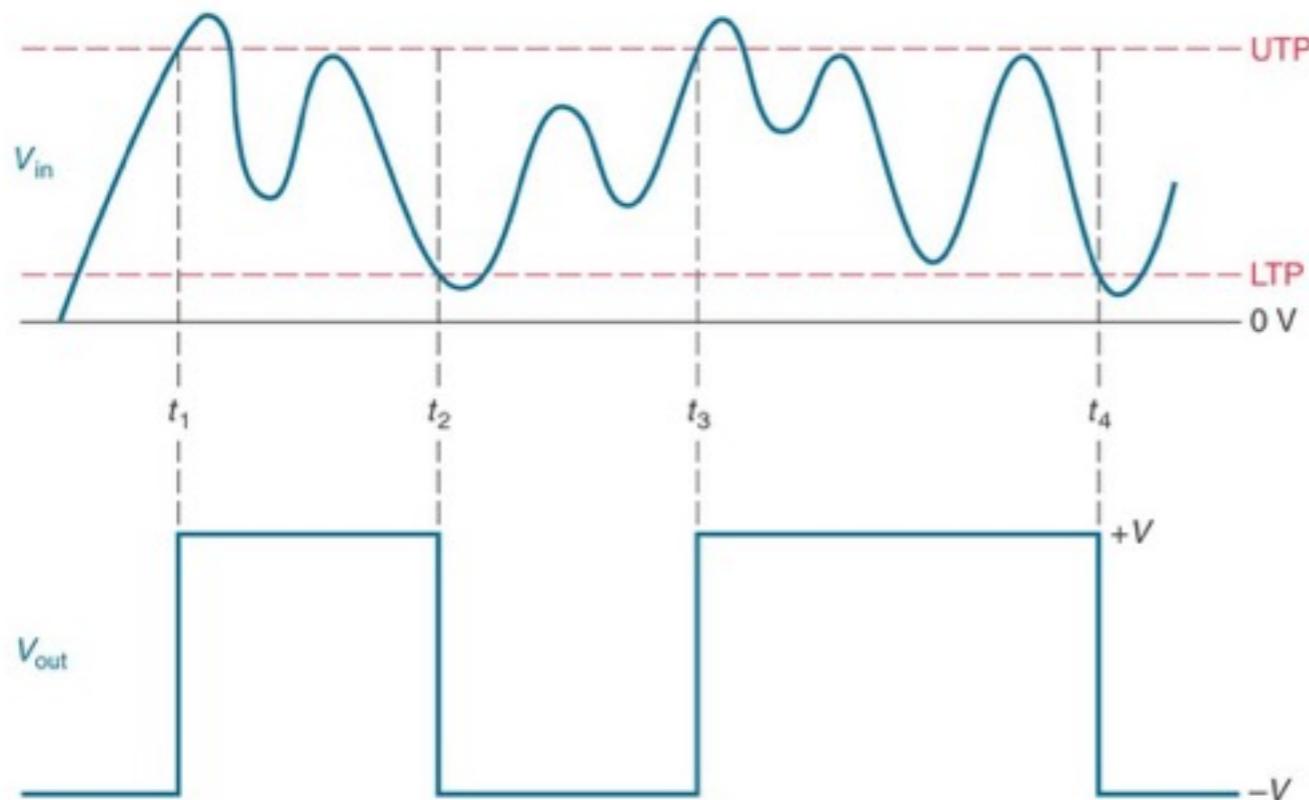


Komparator / Schmitt-trigger

Hvis signalspenningen er overlappet støy – vil vi ofte bruke en komparator med hysteresis. En schmitt- trigger.

Se laboppgave # 6 Oscilator med 74LS14 – inverter med hysteresis

Bare signaler som overstiger UTP (upper trip point) endre signalet V_{out} fra "0" til "1". Signalet V_{inn} må under LTP før V_{out} går fra "1" til "0"

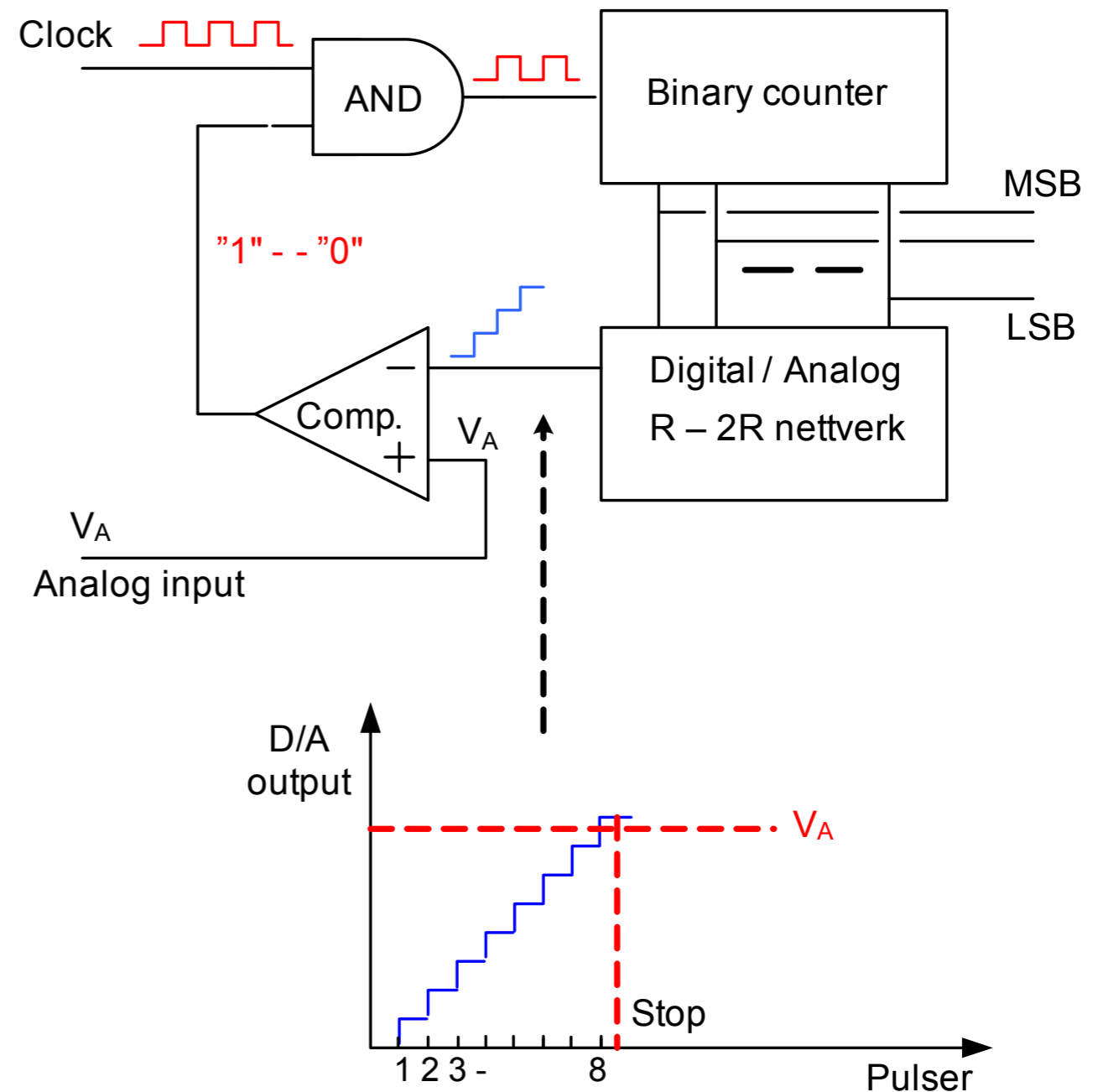


Komparator med hysteresis = Schmitt trigger

Analog til digital

Counting A/D converter

En binærteller er tiloplet et R-2R nettverk. (lab # 6) Så lenge telleren går vil det bygge seg opp en spenning over nettverket. Denne spenningen sammenliknes i komparatoren med signalspenningen som skal digitaliseres. Når spenningen fra R-2R nettverket overstiger signalspenningen kifter komparatorens utgang fra "1" til "0". AND-gaten stenger for flere klokkepulser inn til telleren. Vi kan nå avlese digitalverdien til signalspenningen.



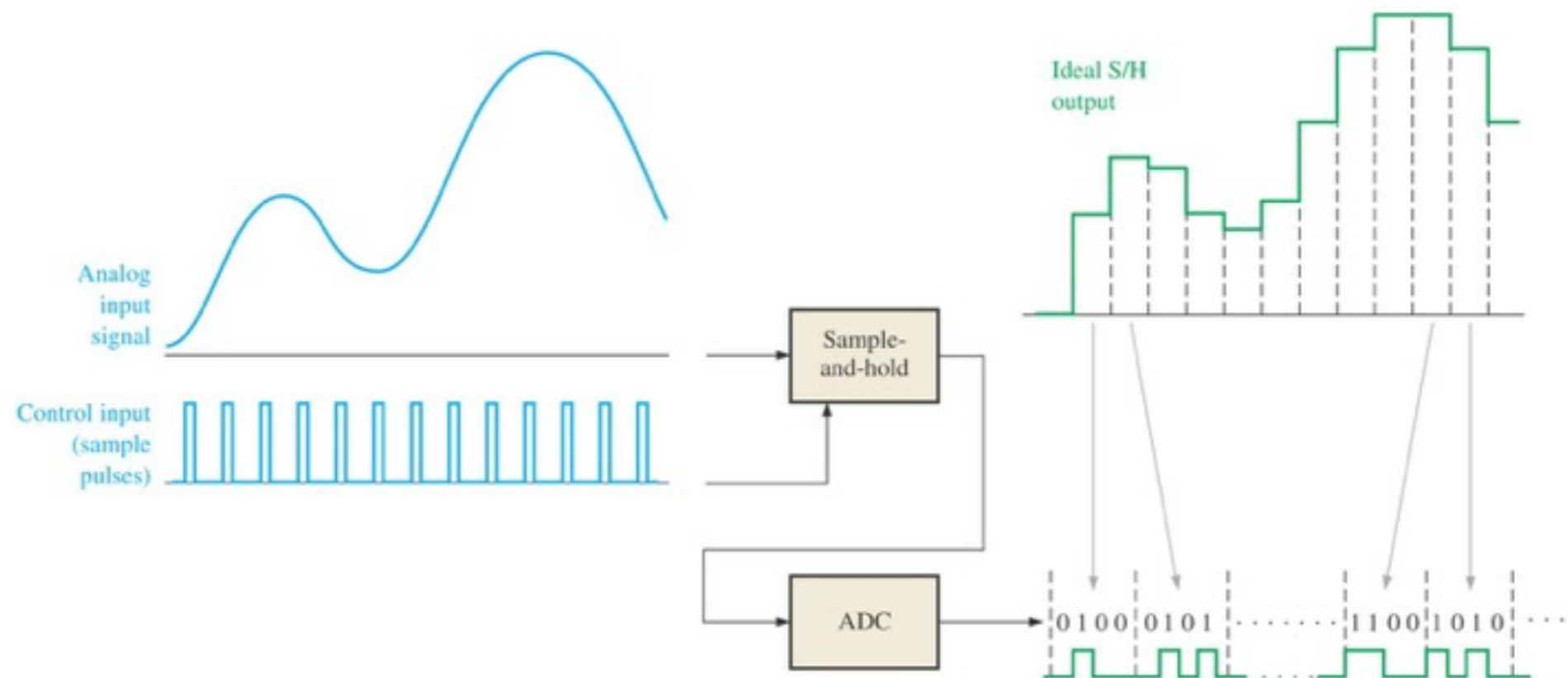
Den analoge verden blir digitalisert

Med bestemte tidsintervall går vi inn og avleser (digitaliserer) den analoge verdien til signalet.

Nyquist–Shannon sampling theorem: Skal vi beholde all informasjonen i analogsignalet må vi avlese (sample) signalet med en frekvens som er dobbelt så høy som den høyeste signalfrekvensen.

Det betyr at musikk med høyeste frekvens 20 kHz må samples med en frekvens ≥ 40 kHz . Musikk-CD har en "samplingsfrekvens" på 44,1 kHz.

Ved hjelp av en "Sample and hold" holder vi den analoge spenningen fast slik at Analog til Digital - omformeren (ADC) får tid til å konvertere denne til en numerisk (digital) verdi.



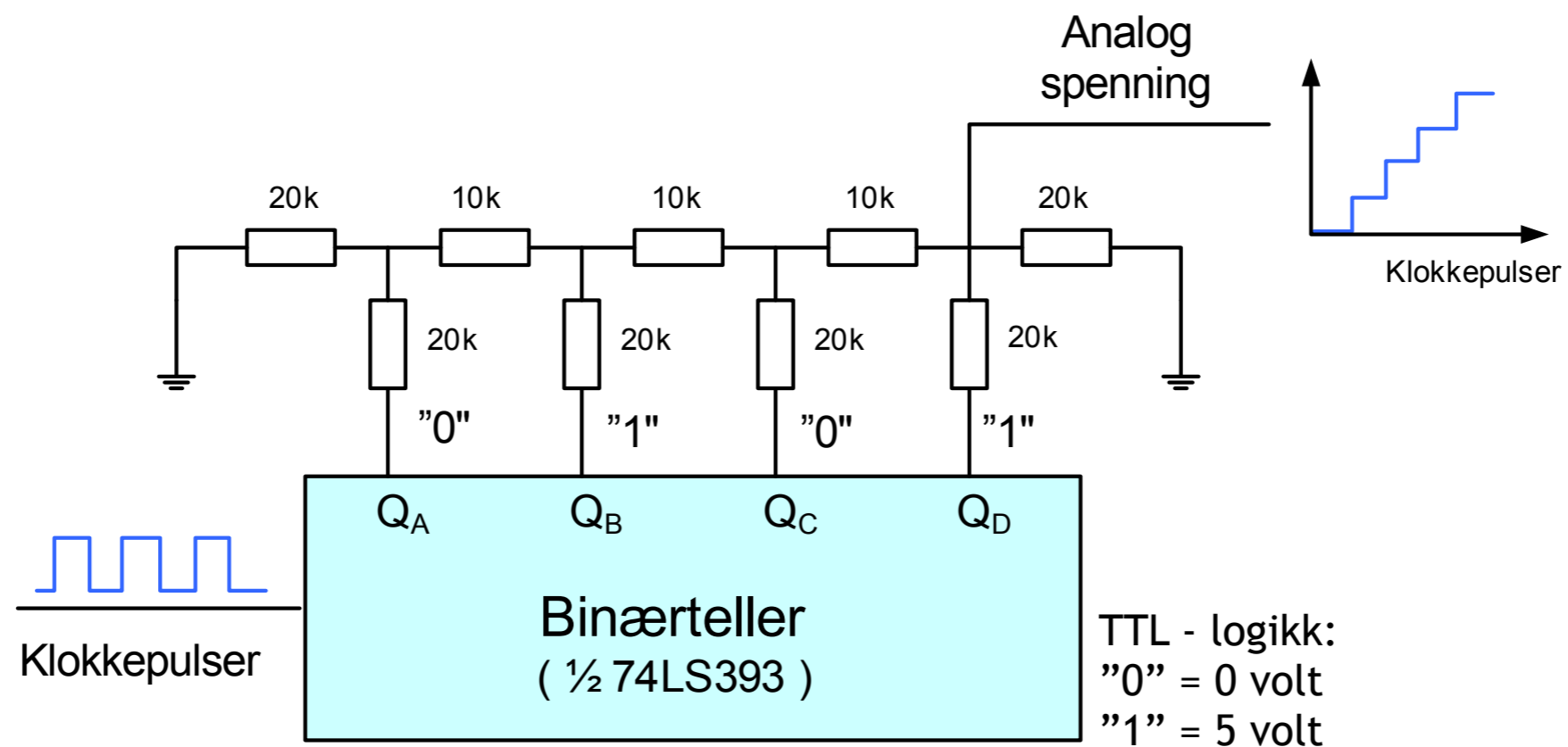
Den analoge verden blir digitalisert

Digital til analog - 1

Før vi kan digitalisere et analogt signal må vi ha en metode som går motsatt vei.

Vi må klare å gjenskape et analogt signal fra en binær tallverdi.

Vi trenger en Digital til Analog Konverter (DAC). Kretsen under viser hvordan vi vha. et motstandsnettverk (R – 2R) kan bygge opp en DC-spenning som er prop. med binærverdien ut fra telleren.



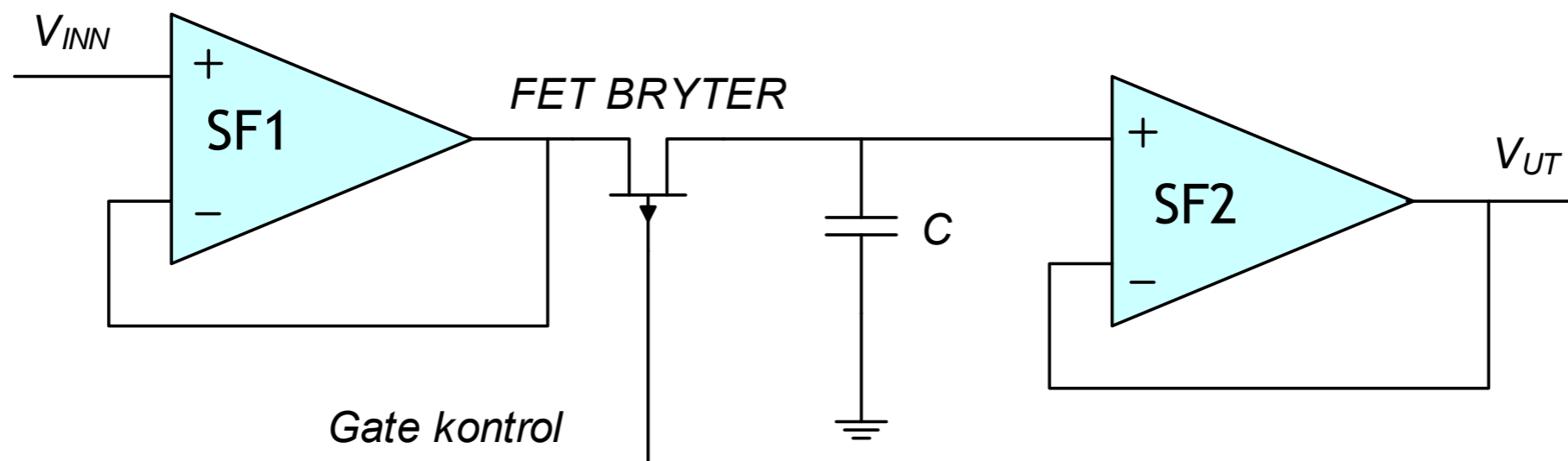
Sampel - Hold

Skal vi konvertere et varierende analogt signal til en digital verdi – må analogverdien holdes fast i konverteringstiden.

Så lenge FET-bryteren er "PÅ" vil spenningen på kondensatoren følge V_{INN} . I det øyeblikk vi skal "sample" analogsignalet skruer vi FET-bryteren "AV".

Kondensatoren er nå isolert fra "resten av verden" – ser en "uendelig" stor motstand til høyre og venstre. Ladningen holdes på plass – og V_{UT} fra spenningsfølgeren SF2 "speiler" spenningen over kondensatoren.

Kondensatoren holder spenningen tilnærmet konstant i den tiden det tar å digitalisere den analoge verdien.

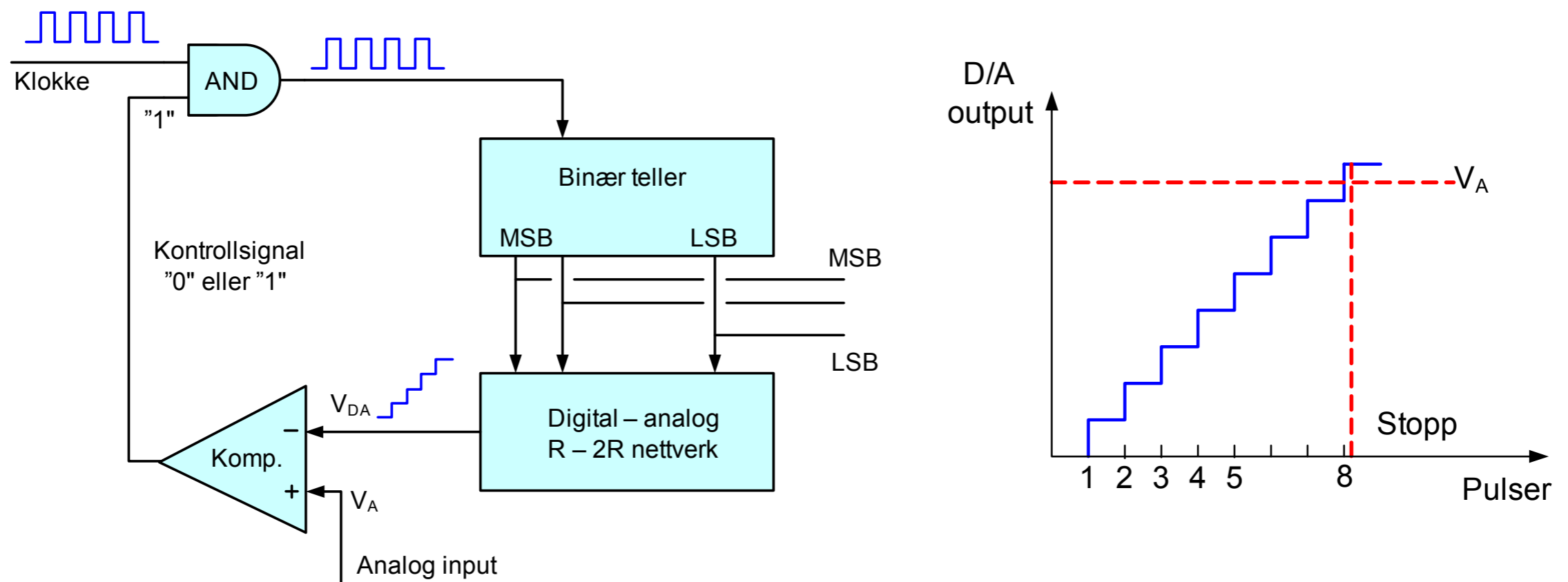


Analog til digitalomformer – A/D

Counting A/D converter

En binærteller er tilkopleet et R-2R nettverk.

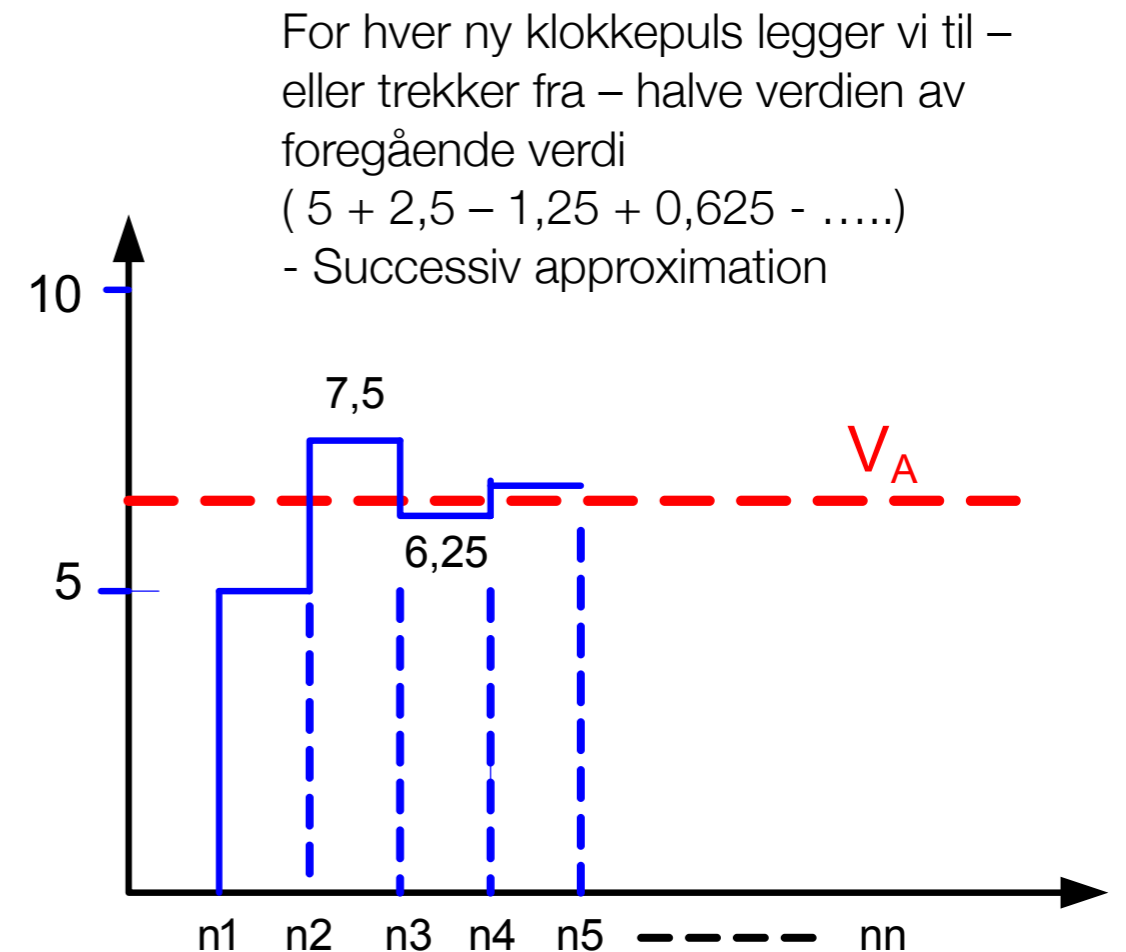
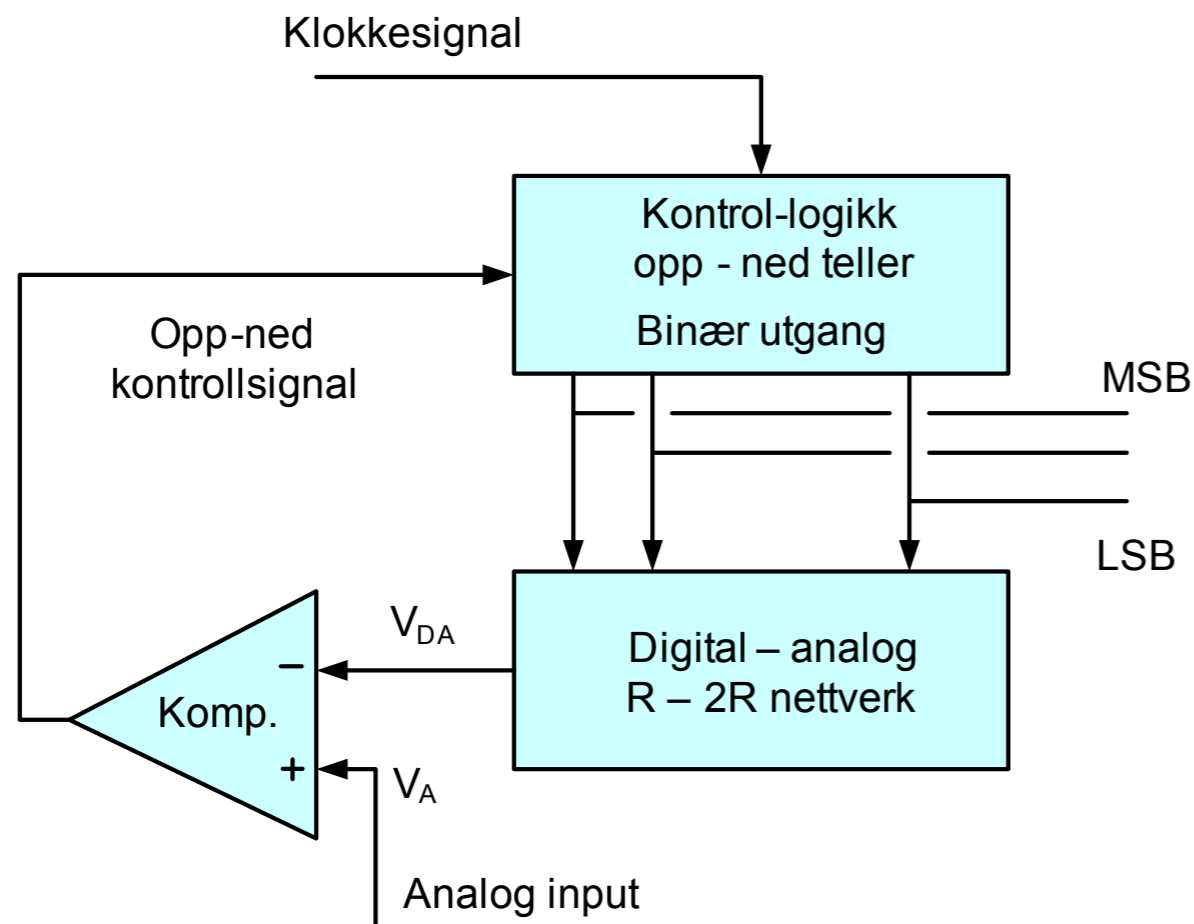
Komparatoren sammenlikner spenningen fra R-2R med analogspenningen som skal digitaliseres. Når spenningen fra R-2R nettverket overstiger signalspenningen skifter komparatorens utgang fra "1" til "0". AND-gaten stenger for flere klokkepulsar inn til telleren. Telleren stopper - og vi kan avlese en digitalverdi på utgangen. Denne verdien representerer analogspenningen på inngangen.



*Et n-bit system trenger 2^n pulser før konverteringen er ferdig –
- et 8 bit system trenger 256 klokkepulsar (konverteren er "langsom")*

Analog til digitalomformer – A/D

Successive approximation - A/D

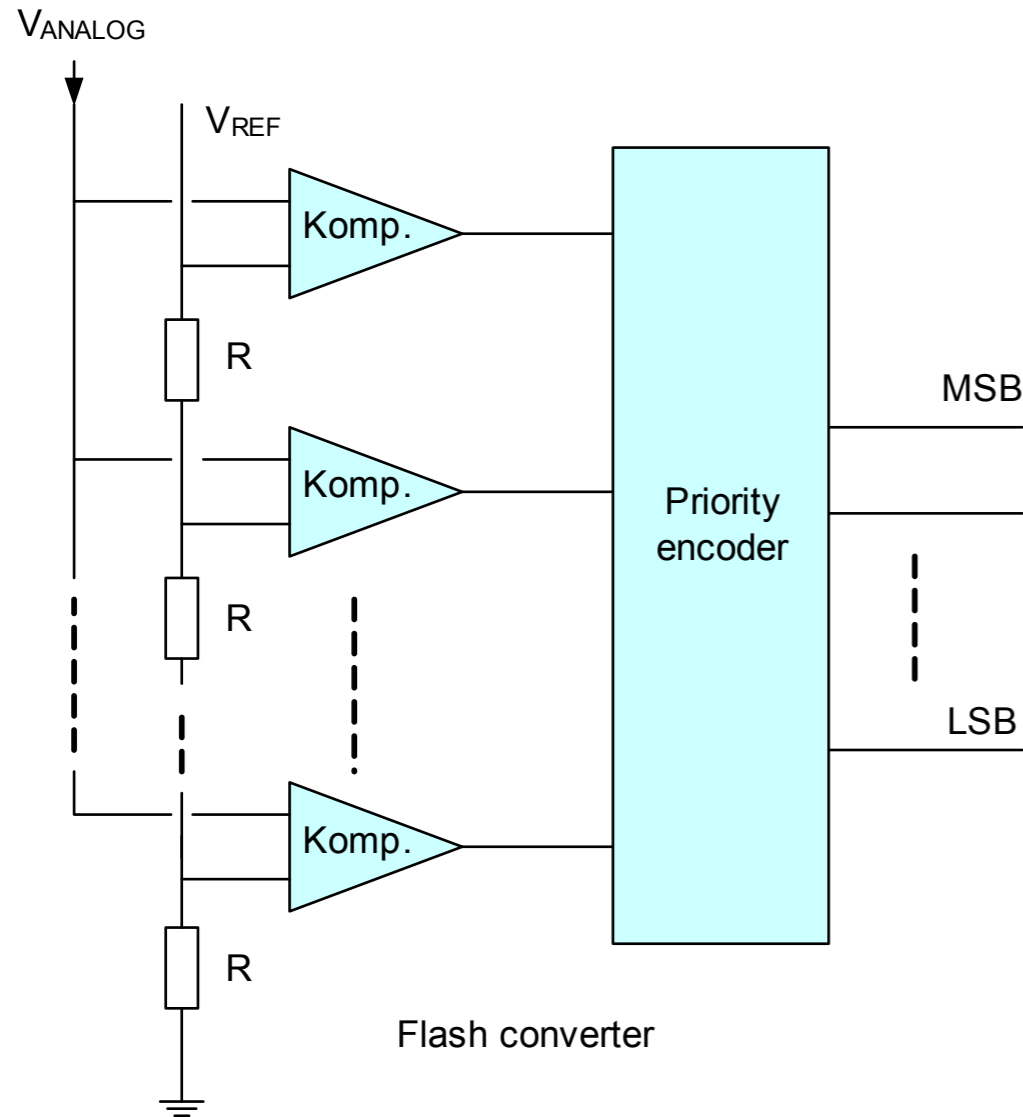


Successiv approximation: n -bit system trenger N klokkepulser for en konvertering
8-bit trenger 8 klokkepulser

Counting AD converter: 8 bit trenger 256 klokkepulser

Analog til digitalomformer – A/D

Flash converter



”Flash converter” - Den raskeste AD-konverter vi kjenner.

Signalet tilføres samtidig en rekke komparatorer med hver sin faste referansespenning. Komparatorene er tilkopleet en encoder.

Vi får en instantan konvertering fra analog til digital verdi – begrenses kun av forsinkelsen i encoder.

(Encoder : se kompendium Digitale kretser og systemer)

8 bit ”Flash” trenger 255 komparatorer.

Meget rask – men kostbar ..

Analog til digitalomformer – A/D

Ulike AD konvertere

Det finnes en rekke andre typer AD -konvertere.

Teknologiene og prisene varierer :

Tracking AD, Sigma-delta AD, Dual slope – integrerende AD osv.

Noen begreper rundt AD -konvertere

Oppløsning (resolution) – Antall bit (binære siffer) brukt for å representere den analoge signalverdien i samplingstidspunktet.

(8 bit – vil dele opp analogverdien i 255 nivåer)

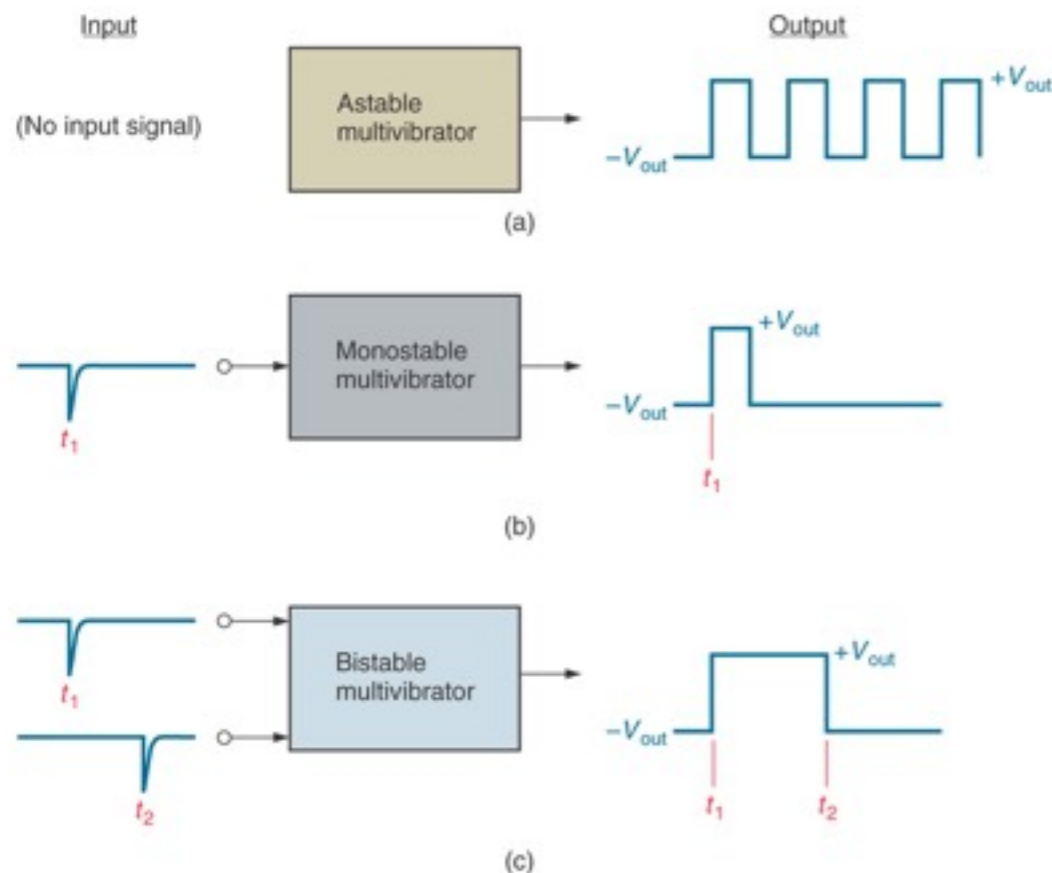
Konverteringstid (Conversion time) – Tiden det tar å konvertere den samplede analogverdien til en digital verdi.

Kvantiseringfeil (Quantization error) – Endringen i det analoge signalet i løpet av konverteringstiden.

Nyquist frekvensen – Et analogt signal må minst bli samlet og digitalisert 2 ganger pr. signalperiode (cycle)

Multivibrator

En egen gruppe regenerative kretser. Brukes mest til generering av pulser i ”timere”. Det finnes 3 typer : Astabile, Monostabile, Bistabile



Astabil multivibrator

Frittløpende multivibrator. Kretsen har to ”kvasi-stabile” tilstander som den oscillerer mellom. Varigheten til disse ”kvasi-stabile” tilstandene bestemmes av komponentverdiene.

Monostabil multivibrator ”One shot”

Genererer en enkelt puls med spesifisert varighet kretsen har en stabil tilstand

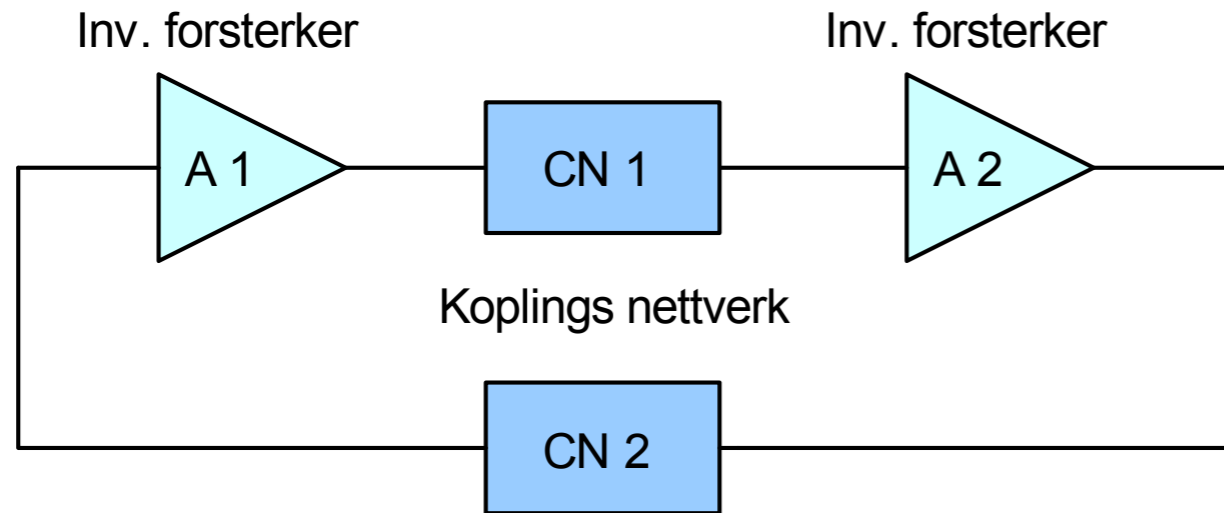
Bistabil multivibrator

Bistabil latch / flip – flop

Regenerativ komparator / Schmitt-trigger”

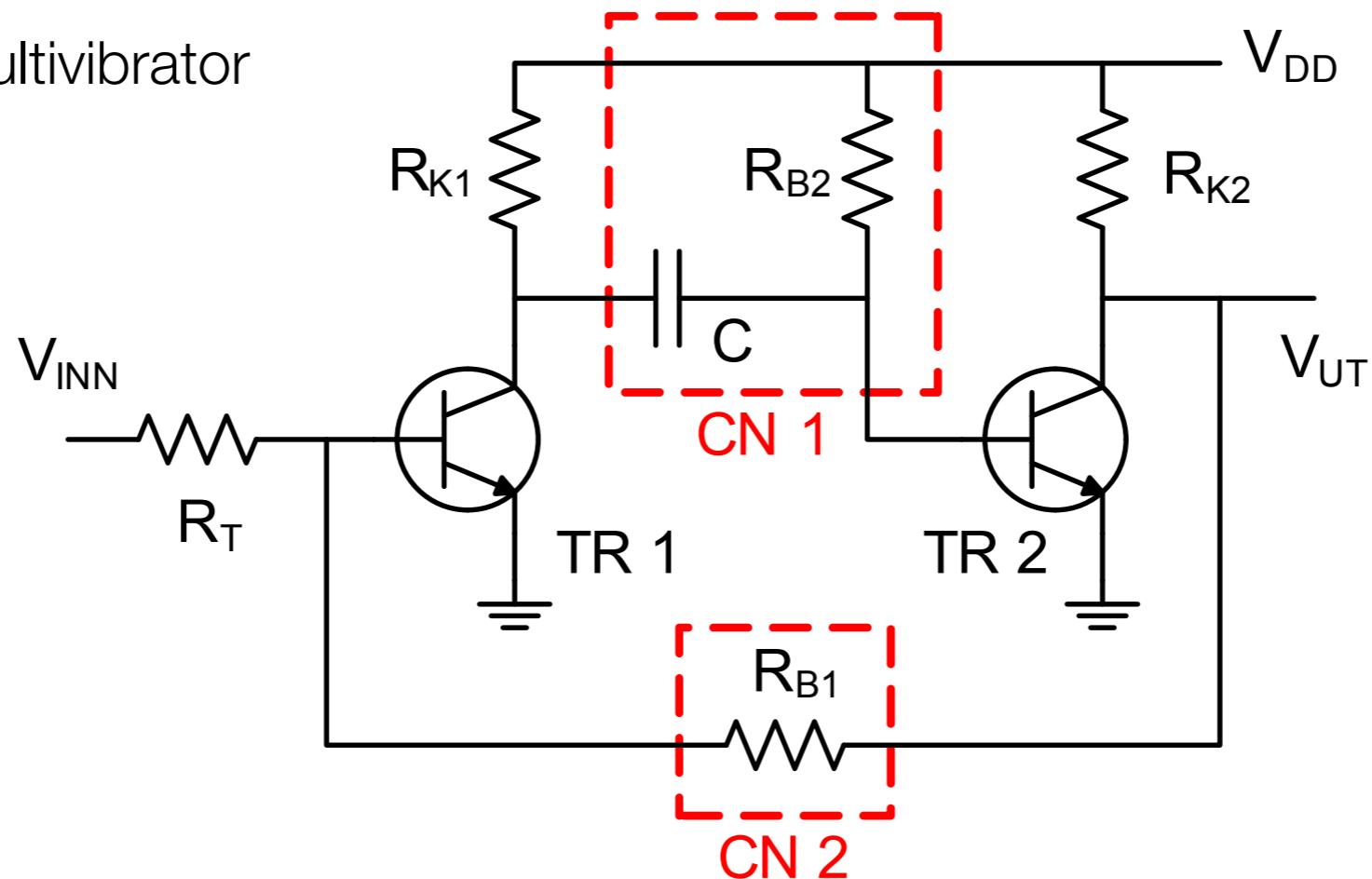
Multivibrator

Blokksjema for en multivibrator

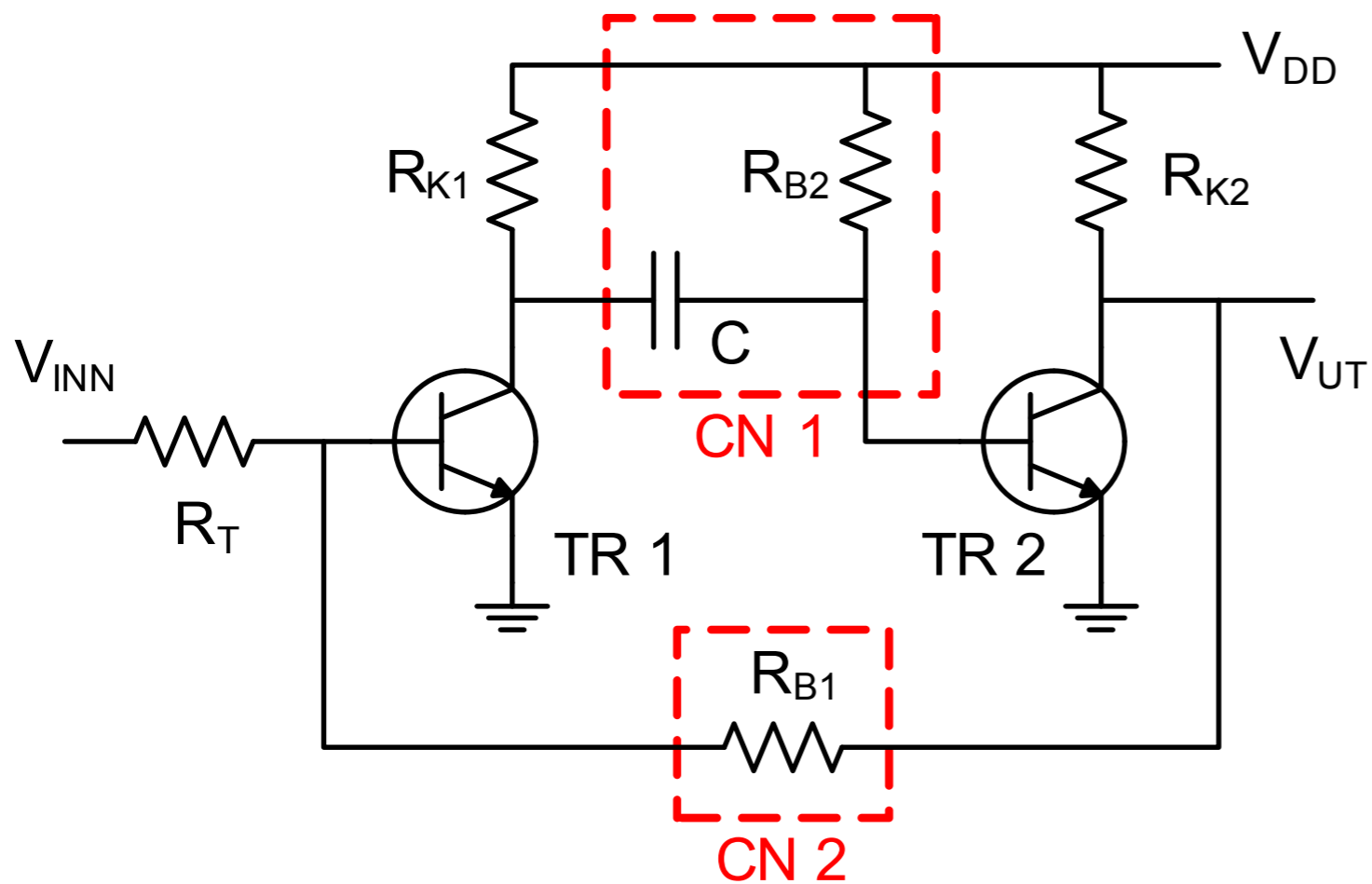


De to inverterende forsterkerne gir positiv feed-back i sløyfa. Koplingsnettverkene CN 1 og CN 2 bestemmer typen multivibrator

Monostabil multivibrator



Multivibrator



Uten signal inn vil TR 2 være "åpen". Basen er koplet til V_{DD} gjennom motstanden R_{B2} . Kollektor på TR2 = $V_{UT} = 0,1$ volt. TR 1 vil være "stengt". Basen er koplet til "0" = V_{UT} gjennom motstand R_{B1} . Et signal inn løfter basen på TR1 til en spenning $V_{INN} > 0,7$ volt.

TR1 "åpner"- og kollektorspenningen på TR1 faller fra V_{DD} til ca. 0,1v. Dette spenningsfallet koples gjennom kondensatoren C til basen på TR2. Basespenningen på TR2 faller fra 0,7 volt til $(0,7v - V_{DD})$ – en stor negativ spenning. TR2 "stenger", og $V_{UT} = V_{DD}$.

Kondensatoren C lader seg opp gjennom R_{B2} mot spenningen V_{DD} . Når spenningen på basen til TR2 når 0,7 volt "åpner" TR2 og V_{UT} faller fra V_{DD} til ca. 0,1 volt. Varigheten til pulsen ut er gitt av formelen : $t_1 = R_{B2} \cdot C \cdot \ln 2 = 0,69 \cdot R_{B2} \cdot C$

