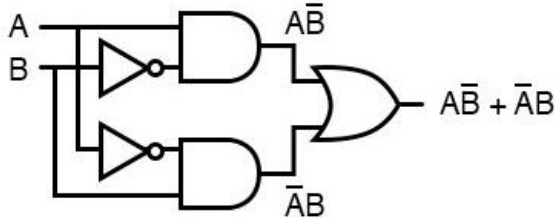


Oppgave 1)

- a) Konstruer en XOR-port ved hjelp av PMOS- og NMOS-transistorer

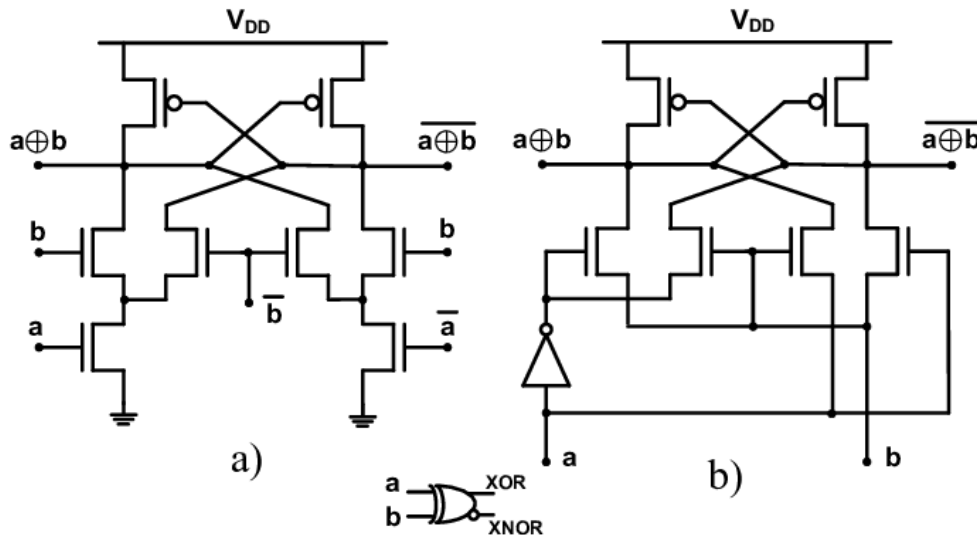
$$XOR = A'B + AB'$$

XOR-porten kan konstrueres på flere ulike måter, men antallet transistorer vil variere. Den mest direkte metoden vil være å benytte Boolsk algebra med AND, OR og NOT-porter.

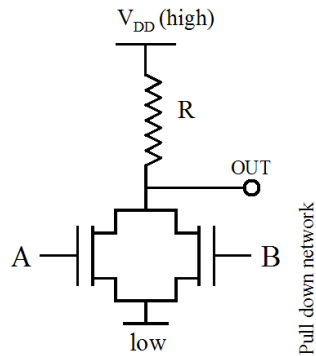


$$A \oplus B = A\bar{B} + \bar{A}B$$

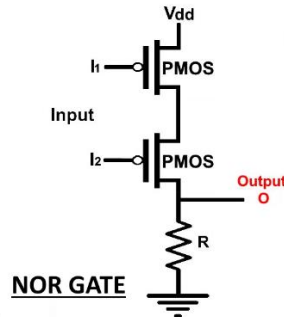
Denne fremgangsmåten vil kreve mange transistorer; hver AND og OR-portene porten bruker 3 PMOS og 3NMOS (6 transistorer totalt), mens NOT krever 1 PMOS og 1 NMOS. Til sammen blir dette 22 transistorer. Det finnes imidlertid smartere måter å designe på, f.eks. den kombinerte XOR/XNOR-kretsen under som bare trenger 3 PMOS- og 6 NMOS-transistorer (pluss 1 PMOS og 1 NMOS for å lage inverteren). For å sjekke at dette er en XOR/XNOR-port kan man sette opp en sannhetsverditabell og for hver kombinasjon av A og B se om hver enkelt transistor leder eller sperrer.



- b) Konstruer en XNOR-port ved hjelp av PMOS- og NMOS-transistorer
 $XNOR = A'B' + AB$: Se oppgave 1a)
 c) Konstruer en NOR-gate kun med NMOS-transistorer og en resistor:

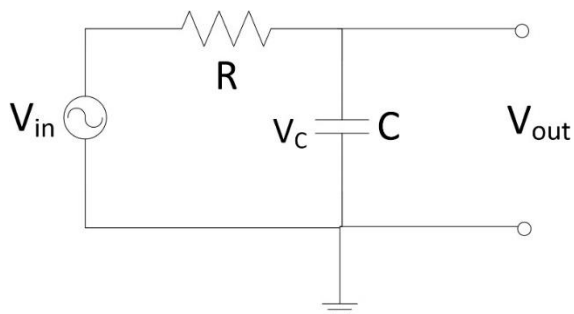


d) Konstruer en NOR-gate kun med PMOS-transistorer og en resistor:



e) Portene vil ikke bare trekke strøm når de input endrer seg, men også når for de input-kombinasjonene hvor transistoren leder (lav impedans). For en NOR-gate konstruert med bare NMOS-transistorer inntreffer dette når $A=B=1$ (begge transistorene leder). For en NOR-gate laget med PMOS-transistorer vil dette inntreffe når $A=0$ eller $B=0$ eller $A=B=0$ (en eller begge transistorene leder).

Oppgave 2)



Gitt RC-filteret i figuren over og anta at $R=100\Omega$ og $C=1\mu\text{F}$

- Kretsen er et lavpassfilter
- $f_c = \frac{1}{2\pi RC} = 1/(2\pi * 100\Omega * 1\mu\text{F}) = 1592 \text{ Hz}$
- Beregn X_c , Z_{tot} , I og V_{out} for følgende frekvenser:
 - $f=0,1\text{kHz}$ $X_c=1590\Omega$; $Z_{\text{tot}}\approx 1590 \Omega$ (eksakt verdi: $Z_{\text{tot}}=1593 \Omega$); $I=V/Z\approx 6,29\text{mA}$; $V_{\text{out}}=9,98\text{V}$ (Finnes fra formelen for spenningsdeling: $V_{\text{out}}=V_{\text{in}}*X_c/\text{SQRT}(X_c^2+R^2)=V_{\text{in}}*X_c/Z_{\text{tot}}$)
 - $f=1\text{kHz}$; $X_c=159\Omega$; $Z_{\text{tot}}=188 \Omega$; $I = 53,2\text{mA}$; $V_{\text{out}}=8,46\text{v}$
 - $f=10\text{kHz}$; $X_c=15,9 \Omega$; $Z_{\text{tot}} = 101\Omega$; $I = 99,0\text{mA}$; $V_{\text{out}} = 1,57\text{v}$

d. $f=20\text{kHz}$; $X_c=7,96\ \Omega$; $Z_{\text{tot}} \approx 100$; $I \approx 100\text{mA}$; $V_{\text{out}} = 0,79\text{v}$

Oppgave 3)

- Kretsen er et høypassfilter
- Siden komponentverdiene er de samme blir også knekkfrekvensen den samme
- Beregn X_c , Z_{tot} , I og V_{out} for følgende frekvenser:

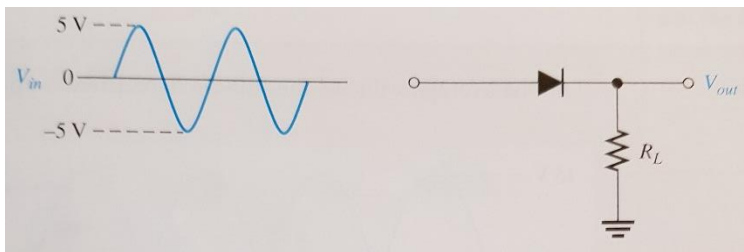
a. $f=0,01\text{kHz}$; $X_c=15900\ \Omega$; $Z_{\text{tot}} = 15900\Omega$; $I = 0,629\text{mA}$; $V_{\text{out}} = \frac{R}{Z_{\text{tot}}} = 0,063\text{V}$

b. $f=0,1\text{kHz}$; $X_c = 1590\Omega$; $Z_{\text{tot}} = 1593\Omega$; $I = 6,28\text{mA}$; $V_{\text{out}} = \frac{R}{Z_{\text{tot}}} = 0,63\text{V}$;

c. $f=1\text{kHz}$; $X_c = 159\Omega$; $Z_{\text{tot}} = 188\Omega$; $I = 53,3\text{mA}$; $V_{\text{out}} = \frac{R}{Z_{\text{tot}}} = 5,32\text{V}$;

d. $f=10\text{kHz}$; $X_c = 15,9\Omega$; $Z_{\text{tot}} = 101\Omega$; $I = 98,8\text{mA}$; $V_{\text{out}} = \frac{R}{Z_{\text{tot}}} = 9,88\text{V}$;

Oppgave 4)



Peakverdien er $V_p=5\text{v}$ på inngangen; på utgangen blir den $V_p=5\text{v}-0,7\text{v}=4,3\text{v}$. Men man kan ikke benytte formelen for gjennomsnittspenning for et sinussignal pga dioden fordi det ikke er et rent sinussignal etter at dioden har «klippet» av 0,7v. En forklaring på hvordan man går frem for å finne formelen $V_{\text{avg}}=V_p/\pi$ for dette tilfellet kan finnes her

<https://electronics.stackexchange.com/questions/307862/how-to-find-the-average-value-of-the-half-rectified-sine-wave>

Merk: Denne oppgaven er utenfor pensum i IN1080.

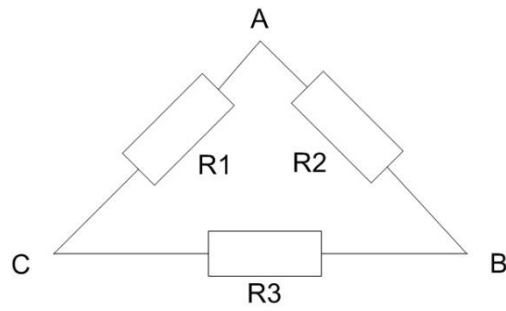
Oppgave 5)

$$Z=V/I=50\text{mV}/2\text{mA}=25\Omega$$

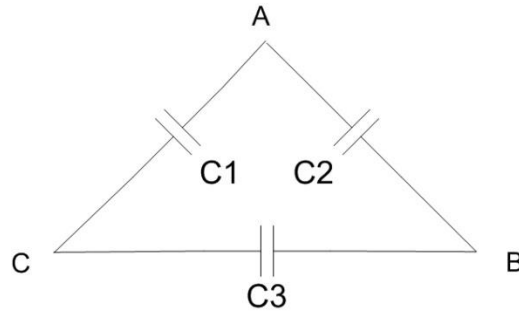
Oppgave 6)

(fra eksamen IN1080 våren 2018 oppgave 1)

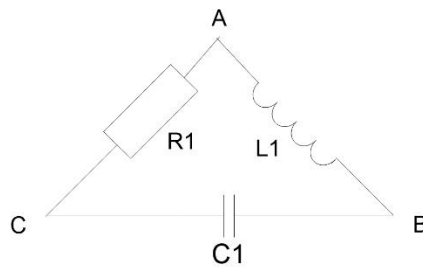
- B og C: $R_3 \parallel (R_1+R_2) = 25\ \text{k}\Omega$
 - A og B: $R_2 \parallel (R_1+R_3) = 21\ \text{k}\Omega$



b) $C = C_2 + (C_1 \parallel C_3) = 44,28 \mu\text{F}$



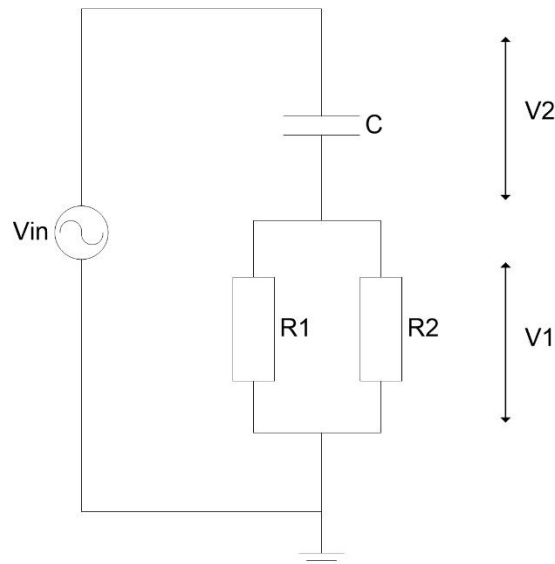
c)



- i. Ved likestrøm har C_1 uendelig høy impedans og L_1 har null impedans. Siden R_1 står i serie med C_1 blir dermed impedansen mellom A og B lik 0
- ii. Ved vekselstrøm har kondensatoren tilnærmet 0 impedans, spolen uendelig impedans og dette gir at impedansen mellom A og B blir R_1

Oppgave 7)

(fra eksamen IN1080 våren 2018 oppgave 2)



- Her tas spenningen ut over resistorene i parallell og da blir $V1 = (R1 || R2) / \sqrt{XC^2 + (R1 || R2)^2} * v_{in}$
- Man kan betrakte dette som en spenningsdeler hvor spenningen tas ut over kondensatoren og finner at $V2 = XC / \sqrt{XC^2 + (R1 || R2)^2} * v_{in}$
- Må først finne XC; $XC = 482 \Omega$ og som er $\theta = \arctan(XC/R) = 25,74$ grader.
- Hvis V2 benyttes som utgang blir dette et lavpassfilter eller en delay-krets.

Oppgave 8)

(fra eksamen IN1080 våren 2018 oppgave 3)

I hver av deloppgavene er det en kun én korrekt påstand. Svaret ditt skal bestå av nummeret på det du mener er det korrekte svaralternativet. Det er viktig at du leser alle utsagnene nøye, fordi de løsrevet kan være korrekte, men må sammenlignes med de andre utsagnene innen hver deloppgave for å avgjøre hvilket som er korrekt.

Oppgave 3-1) Ideelle induktorer **Riktig svar: d)**

- har kapasitans
- har resistivitet
- har konduktans
- har susceptans

Oppgave 3-2) Kondensatorer **Riktig svar: c)**

- Kan lagre elektrisk spenning
- Kan lagre elektrisk strøm
- Kan lages av felteffekt-transistorer
- Kan ikke kobles i parallell

Oppgave 3-3) Ideelle resistorer **Riktig svar: d)**

- Har ikke impedans
- Har ikke admittans

- c) Har parasittinduktans
- d) Har ikke susceptans

Oppgave 3-4) Nortons teorem Riktig svar: b)

- a) Nortons teorem gjelder både for lineære og ikke-lineære nettverk
- b) I en Norton-ekvivalent er spenningskilder og resistorer erstattet med en strømkilde i parallell med en resistorer
- c) Oppløsningen til en AD-konverter er avhengig av antall bit i det digitale ordet
- d) AD-konvertere fungerer ikke for ac inngangssignaler
- e) AD-konvertere har ikke begrensinger i maksimal frekvens

Oppgave 3-5) DA konvertere Riktig svar: a)

- ~~a) Oppløsningen til DA konvertere kan ikke bli høyere enn antall bit på inngangen~~
- ~~b) Ved å bytte om inngangen og utgangen fungerer en DA konverter som en AD konverter~~
- ~~c) DA konvertere fungerer ikke for binære inngangssignaler~~
- ~~d) Utgangen på en DA konverter kan ikke ha høy impedans~~
- ~~e) DA konvertere fungerer ikke for negative spenninger på inngangen~~

Oppgave 3-6) Kirchhoffs strømlov KCL Riktig svar: d)

- a) KCL betyr at den algebraiske summen av spenningene inn mot en node er lik null
- b) KCL betyr at den algebraiske summen av spenningene rundt en lukket sti er lik null
- c) KCL tar kun hensyn til absoluttverdiene til strømmene men ikke strømretningene
- d) KCL gjelder for lavfrekvente vekselstrømmer

Oppgave 3-7) Transistorer Riktig svar: d)

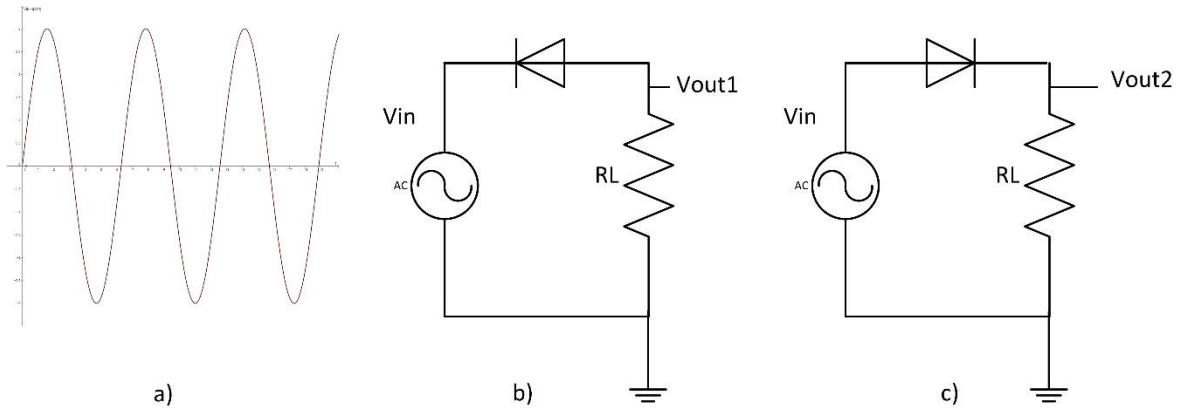
- a) En bipolar transistor (BJT) er en spenningsstyrt strømbryter
- b) Transistorer er passive komponenter
- c) Felteffekt transistorer benyttes bare i digital elektronikk
- d) Transistorer kan forsterke strømmer og spenninger

Oppgave 3-8) Dioder Riktig svar: a)

- a) Schottky-dioder brukes ofte i spenningsreferanser
- b) Dioder snur polariteten til en spenning
- c) Dioder tåler tilnærmet ubegrenset spenning
- d) Vanlige dioder tåler spenninger lavere enn breakdown-spenningen uten å ødelegges

Oppgave 9 (oppgave 2 fra eksamen INF1411 våren 2016)

Oppgave 2-a) Diodene leder kun for den negative/positive halvperioden; dessuten er det et spenningsfall på 0.7v i forhold til kilden, slik at kurvene for utspenningen blir liggende 0.7 v over/under spenningen for innspenningen i den negative/positive delen av perioden.



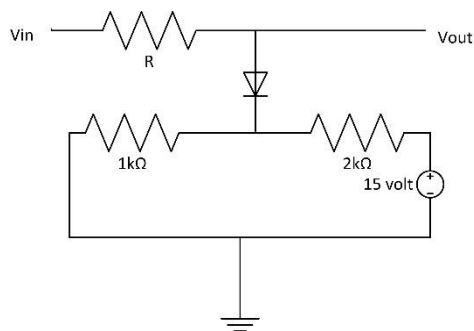
Figur 1

Oppgave 2-b) Kretsene blir nå en spenningsdeler, slik at Vout1 og Vout2 i tillegg blir komprimert, og ikke bare forskjøvet 0.7v i forhold til Vin.

Oppgave 2-c) Byttes diodene ut med Zenerdioder med de oppgitte karakteristikkene skjer det ingen ting, siden Zener-spenningen er større enn spenningen over kilden.

Oppgave 2-d) Her må man først finne hvilken spenning som er på katodesiden av dioden og denne lages av spenningsdeleren som for øvrig er den samme som i oppgave 1d), noe som gir en spenning på $15v \cdot (1k\Omega / (1k\Omega + 2k\Omega)) = 5$ volt.

Dette betyr at dioden begynner å lede når spenningen er over $5v + 0.7v = 5.7$ volt, og dermed slipper bare spenninger lavere enn 5.7 volt gjennom fra Vin til Vout. Kretsen ikke vil beskytte mot store negative spenninger, siden det ikke er symmetrisk beskyttelse.



Figur 2