INF2270– Ukeoppgaver 8

Nøkkelord: Pipeline harzard, Cache miss og Page Failure

Oppgave 1: Cache miss og Page Failure

(a) Ta utgangspunkt i at du skal implementere et program som skal kjøre 1000 instruksjoner. Anta at 200 av instruksjonene trenger å aksessere minne. Klokkefrekvensen er satt til 3 GHz. Alle resterende instruksjoner som ikke trenger å aksessere minne trenger kun en klokkesyklus til å eksekverer. La oss anta at det ikke er noe som helst **penalty** for en **cache access** og at disse instruksjonene kan også gjennomføres i løpet av en klokkesyklus. Hvis programmet er velskrevet eller at programmereren er heldig, vil alle minne aksesseringer bli en **cache hit** (til og med den første minne aksesseringen også, da blokken er allerede er i cache før eksekvering). Beregn hvor lang tid det vil ta for at hele programmet er ferdig eksekvert.

(b) La oss gjøre oppgaven 1a litt mer realistisk. Anta nå at vi har en **cache hit** på 95% og at en **cache miss** vil trenge 20 klokkesykluser for å aksessere og lese inn minne. Hvor lang tid vil det nå ta hele programmet å bli ferdig? (I denne oppgaven skal dere ikke tenke på avanserte løsninger som tillater en pipeline med parallell eksekvering av instruksjoner samtidig som minne aksesseres.)

(c) La oss gjøre oppgaven 1b ytterligere mer realistisk. Anta nå at selve programmet er lagret i en **virtual memory page** som ikke er lastet inn i minne i det hele tatt, for eksempel at den må lastes inn fra hard-disken og inn i minne. Dette vil føre til en **penalty** for **page failure** på 1 million klokkesykler. Hvor lang tid vil det ta nå for programmet?

(d) Ved å betrakte de foregående oppgavene hva vil du resonnere frem til vedrørende nyttigheten av å optimalisere instruksjonene for korte programmer? Hvordan vil resonnementet endre seg hvis dette korte programmet var en del av et større program og som kom til å bli kjørt/eksekvert flere ganger i løpet av det større programmet?

Oppgave 2: Pipeline Speedup

(a) **Speedup** for en pipelinet program er relasjonen mellom **execution time** for sekvensiell eksekvering over pipelinet eksekvering av programmet. Slik som forelest så vil det gå med litt tid til å initialt fylle pipelinet med instruksjoner, hvis vi ser bort fra hazarder nå så vil dette føre til at vi ikke kan klare å få en speed-up lik ***k***, men nesten. Beregn speed-up for følgende setting:

n = 100 k = 5 t = 1ns

Vurder så **penalty**en som ligger for å fylle pipelinet.

(b) Nå skal vi se på effekten hazarder har for speed-up i en pipeline. La oss estimere **penalty** for eksempel for en **control hazard**. La oss anta at CPUen ikke har **branch prediction**. Anta at sannsynligheten for at ett gitt program inneholder **branch** instruksjon er Pb = 20%, mens sannsynligheten for at det blir utført en **branch** er Pt = 70%. La oss videre anta at det ikke er noe **penalty** for en **branch** som ikke blir utført, mens det for en **branch** som slår til vil det koste 3 klokkesykler i stedet for 1. For et program som består av 1000 instruksjoner, hva er speed-upen gitt av den beskrevne situasjonen? Beregn også CPI (**clock cycles needed pr instruction**).

(c) Hvordan vil beregningen i oppgave 2b endre seg hvis vi inkluderer en **branch perdiction** som kan forutsi 70% av tilfellene for en eksekvering av **branch**? Her kan dere anta at en korrekt forutsett **branch** koster ingen **penalty**, altså bruker bare 1 klokkesyklus. Ellers vil det koste 3 klokkesykler.